This Page is Inserted by IFW Indexing and Scamming Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
COLOR OR BLACK AND WHITE PHOTOGRAPHS
GRAY SCALE DOCUMENTS
LINES OR MARKS ON ORIGINAL DOCUMENT
REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
O THE D.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

⑩日本國特許庁(JP)

⑪実用新案出顯公開

◎ 公開実用新築公報(U)

平2-58793

Sint. Ci. 5

識別記号

庁内整理番号

❸公開 平成2年(1990)4月26日

G 09 G 3/36 G 02 F 1/133

545

8621-5 C 8708-2 H

審査請求 未請求 請求項の数 2 (全4頁)

母寄築の名称 液晶駆動回路

②奖 顧 昭63~138765

実

Ø出 顧 昭63(1988)10月25日

東京都東大和市桜が丘2丁目229番地 カシオ計算機株式

会社東京事業所内

②专案者 臼 并

東京都東大和市桜が丘2丁目229番地 カシオ計算機株式

会社東京事業所内

②出 願 人 カシオ計算機株式会社

東京都新宿区西新宿2丁目6番1号

⑩代 理 人 弁理士 鈴江 武彦 外2名

砂実用新露登録請求の範囲

- (1) マトリクス型液晶表示パネルを駆動するため の液晶駆動回路において、1コモン選択期間内 のセグメント信号としてオン電圧をデータに対 応した期間印加したのちオフ電圧を残りの期間 印加するパターンと1コモン選択期間内にオフ 電圧をデータに対応した期間印加したのちオン 電圧を残りの期間印加するパターンを隣り合う 画案ごとあるいは複数の画案ごとに入替えて印 加するようにしたことを特徴とする液晶駆動回 路。
- (2) マトリクス型液晶表示パネルを駆動するため の液晶駆動回路において、1コモン選択期間内 のセグメント信号としてオン電圧をデータに対 応した期間印加したのちオフ電圧を残りの期間 印加するパターンと1コモン選択期間内にオフ 電圧をデータに対応した期間印加したのちオン

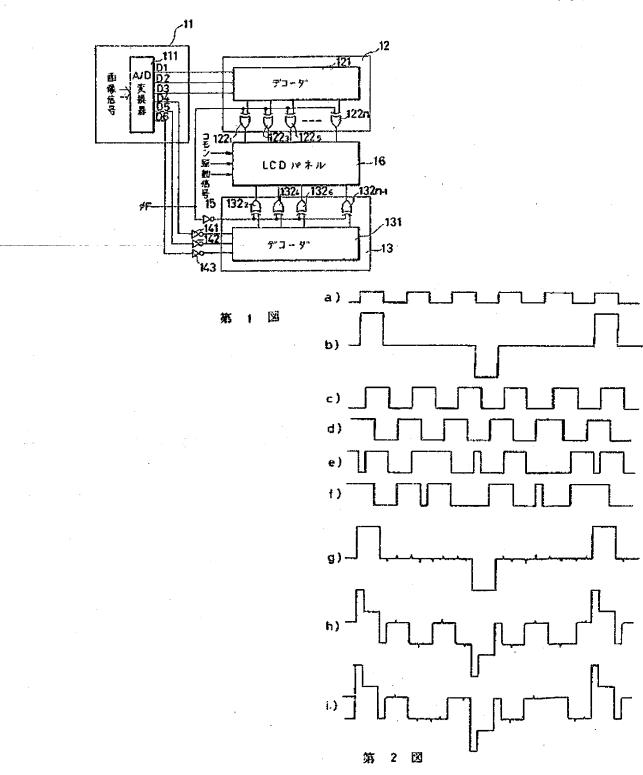
電圧を残りの期間印加するパターンを所定周期 毎に繰返すことを特徴とする液晶駆動回路。

図面の簡単な説明

第1図はこの考案の一実施例の回路構成を示すプロック図、第2図は回実施例の動作を説明するための被形図、第3図はこの考案の他実施例の固路構成を示すプロック図、第4図は同実施例の動作を説明するための波形図、第5図は従来の液晶駆動回路の一例を示すプロック図、第8図は同駆動回路により駆動されるLCDバネルの表示例を示す図、第7図は同駆動回路の動作を説明するための波形図である。

11,21……液晶コントローラ、111,2 11……A/D変換器、12,13,23……液 晶ドライバ、121,131,231……デコー ダ、16,24……LCDパネル。

実開 平2-58793(2)



-248--

20

奖财 平2-58793 (3)

